

更新日:2013年10月31日

インテル Xeon Phi コプロセッサ-5110P
(PY-FP01, PYBFP01 : カスタムメイド対応製品)
インテル Xeon Phi コプロセッサ-7120P
(PY-FP02, PYBFP02 : カスタムメイド対応製品)
インテル Xeon Phi コプロセッサ-3120P
(PY-FP03, PYBFP03 : カスタムメイド対応製品)

(1) 概要

主にHPC用途向けに開発されたx86互換のコプロセッサを搭載した、PCサーバに内蔵するPCI Express接続オプション製品です。

(2) 仕様

| 項目 | 仕様 | | |
|------------|------------------------------------|------------------------------------|------------------------------------|
| コプロセッサ | Intel® Xeon™ Phi Coprocessor 5110P | Intel® Xeon™ Phi Coprocessor 7120P | Intel® Xeon™ Phi Coprocessor 3120P |
| 型名 | PY-FP01 / PYBFP01 | PY-FP02 / PYBFP02 | PY-FP03 / PYBFP03 |
| コア数/スレッド数 | 60/240 | 61/244 | 57/228 |
| コアクロック | 1.053GHz | 1.238GHz | 1.1GHz |
| メモリ容量 | 8GB | 16GB | 6GB |
| GDDR5メモリ速度 | 5GT/s | 5.5GT/s | 5GT/s |
| Totalキャッシュ | 30MB | 30.5MB | 28.5MB |
| 倍精度演算性能 | 1011GFLOP | 1208GFLOP | 1003GFLOP |
| TDP | 225W | 300W | 300W |
| ファン | 無 | | |

(3) オプション関連

| 品名 | 型名 | 添付品 | 対応コプロセッサ | | | 備考 |
|--|--------------------------|--|----------|-------|-------|--|
| | | | 5110P | 3120P | 7120P | |
| インテル Xeon Phi コプロセッサ 5110P 搭載キット | PY-TKFP01 / PYBTKFP01 | GPGPU 電源ケーブル x2 コプロセッサカード取り付け ブラケット x1 GPGPU 送風ダクト x1 システム送風ダクト x1 穴あきドライブカバーモジュ ール x2 ツイストロックケーブルホル ダー x1 固定用ネジ x10 マニュアル x2 | ○ | - | - | TX300 S7 / RX350 S7 / TX300 S8 / RX350 S8 用 |
| インテル Xeon Phi コプロセッサ搭載 キット | PY-TKFP02 / PYBTKFP02 | 電源ケーブル 取り付け用ブラケット x2 | ○ | ○ | ○ | CX270 S2 用 |
| インテル Xeon Phi コプロセッサ搭載 キット | PY-TKFP03 / PYBTKFP03 | GPGPU 電源ケーブル x2 HDD / GPGPU / コプロ セッサカード電源ケーブル x1 コプロセッサカード取り付 けブラケット x1 ハイパフォーマンスファンモ ジュール x1 GPGPU 送風ダクト x1 穴あきドライブカバーモジュ ール x2 ツイストロックケーブルホル ダー x1 固定用ネジ x10 マニュアル x2 | - | ○ | ○ | TX300 S8 / RX350 S8 用 |

(4) 留意事項

- ・ 搭載キットは必須オプションです (PY-TKGP01/PY-TKFP03 をご購入された場合は、PY-TKGP01/PY-TKFP03 に添付の『ご使用上の注意』に記載されている、弊社指定の”ハードウェア設置サービス”を必ず手配してください)。
- ・ TX300 S7/RX350 S7/TX300 S8/RX350 S8 にてご使用される場合は、以下の構成制限／留意事項があります。
 - 既設サーバに搭載する場合、BIOS/ファームウェアのアップデートが必要な場合があります (TX300 S7/RX350 S7 は BIOS 1.22 以降/FW 6.55A 以降必須)。適切な BIOS/ファームウェアの組合せで運用しない場合、予期しない動作をする場合があります。増設時には必ず BIOS/ファームウェア版数を最新版にアップデートされていることを確認してください。
 - 搭載する前に、以下の BIOS 設定を変更する必要があります。
[Advanced]メニューー[PCI Subsystem Settings]サブメニューの[Above 4G Decoding]を “Enabled”(ご購入時設定は”Disabled”)に設定してご使用ください。
 - 2CPU 構成必須です。
 - 5 インチベイを 2 ベイ占有します。
 - FAN ユニットオプション選択必須です。
 - 電源ユニット(450W)を 4 台、または電源ユニット(800W)を 3 台以上必要です。
 - 異なる型名の GPU コンピューティングカード/インテル Xeon Phi コプロセッサは混在できません。

(5) 外観

