

**VDI/GPGPU カード (NVIDIA Tesla T4)
【PY-VG3T4L / PYBVG3T4L】**

はじめにお読みください

このたびは、当社の製品 VDI/GPGPU カード (NVIDIA Tesla T4) 【PY-VG3T4L / PYBVG3T4L】をお買い上げいただきまして、誠にありがとうございます。本製品をご使用になる前に、本書をよくお読みのうえ、ご使用くださいますようお願いいたします。

2019 年 7 月
富士通株式会社

目次

1. はじめに	2
2. サポートする構成	2
2.1 対象のハードウェア	2
2.2. ファームウェア要件	2
2.3 ご使用になる場合の注意事項	2
3. サーバ本体の BIOS 設定について	3
3.1 BIOS 設定の確認	3
4 最後	3

1. はじめに

本製品のサーバ本体への搭載手順については、以下のWebサイトにて掲載しているそれぞれのサーバ本体のアップグレード&メンテナンスマニュアルをご覧ください。

<http://www.fujitsu.com/jp/products/computing/servers/primergy/manual/>

本製品の詳細情報につきましては、以下のNVIDIAのWebサイトをご覧ください。

<http://www.nvidia.co.jp/object/deep-learning-jp.html>

サーバ本体のファームウェアについては、以下のWebサイトにて入手してください。

<http://www.fujitsu.com/jp/products/computing/servers/primergy/downloads/>

2. サポートする構成

2.1 対象のハードウェア

PRIMERGY RX2530 M5
PRIMERGY RX2540 M5

2.2. ファームウェア要件

以下の BIOS/iRMC 版数以降で本製品をご使用頂けます。

PRIMERGY System	BIOS / iRMC 版数
RX2530 M5	1.6.0 / 2.42P
RX2540 M5	1.6.0 / 2.42P

富士通はファームウェアアップデートでのシステムへの損失等について責任を負いません。

2.3 ご使用になる場合の注意事項

PRIMERGY RX2530 M5 / RX2540 M5の周囲温度が30℃を超える環境で本製品を動作させないでください。

また、CPUのTDPは150W以下としてください。

3. サーバ本体の BIOS 設定について

3.1 BIOS 設定の確認

本製品をご使用の場合は、以下のBIOS設定確認が必要です。

“Above 4G Decoding”項目 ⇒ “Enabled”

“Above 4G Decoding”項目の確認について



- ・BIOS設定画面に入ります。
- ・“Advanced”メニューを表示します。
- ・“PCI Subsystem Setting”メニューの表示を確認します。
- ・ここで “Above 4G Decoding”項目を確認します。この項目は本製品が搭載されると自動的に“Enabled”に設定されます。(○で囲んだ項目) デフォルト値は“Enabled”です。
- ・“Save and Exit”を実行してBIOS設定画面から抜けます。

4 最後に

BIOS/iRMCファームウェア版数は最新にしてください。最新版数については、以下のWebサイトから確認してください。
<http://jp.fujitsu.com/platform/server/primergy/downloads/>

以上