

## FPGA アクセラレーションカード (PY-FG310, PYBFG310) 高速部分画像検索キット(FPGA アクセラレーション) (PYBFG300P, PYBFG310P)

### (1) 概要

デジタル回路の構成をプログラムによって自由に設計できる FPGA (Field Programmable Gate Array) を搭載した、PAC(プログラマブル・アクセラレーション・カード)および、FPGA アクセラレーションカードに画像を高速に検索することができる画像検索エンジンおよび FPGA のコンフィグレーションファイルをキット化した製品です。

### (2) 仕様

項目	仕様		
品名	FPGA アクセラレーションカード	高速部分画像検索キット (FPGA アクセラレーション)	高速部分画像検索キット (FPGA アクセラレーション)
型名	PY-FG310 / PYBFG310	PYBFG310P	PYBFG300P
ベンダ名称	Intel(R) Programmable Acceleration Cards with Intel(R) Arria(R) 10 GX		Intel® Stratix V GX
インターフェイス	PCIe Gen3 x8 (Electrical), x16(Mechanical) 1X QSFP (4X 10GbE / 40GbE) ※1		PCI Express 3.0 x8
ブラケットサイズ	Full Height, Half Length		Full Height, Half Length
最大消費電力	66W		75W
製品構成	FPGA アクセラレーションカード	FPGA アクセラレーションカード FPGA コンフィグレーションファイル 画像検索エンジン	
添付品	なし	CD-ROM	
動作環境	RedHat Enterprise Linux 7.4 DCP1.1 ※2	RedHat Enterprise Linux 7.4 DCP1.1	RedHat Enterprise Linux 7.3 DCP1.0

※1 2018 年 11 月現在、ネットワークインターフェースは非サポートとなります

※2 DCP のアップデートは 2018 年 12 月現在、未サポートです。サポートする DCP の版数は今後更新予定です

### (3) FPGA アクセラレーションカードのサポート

- Intel® Acceleration Stack (デバイスドライバおよび基本的なツール類のパッケージ)のダウンロードおよびサポートを受けるために、Intel® Premier Support および Intel® FPGA Program への登録およびサインインが必要です。
- Intel® Acceleration Stack のダウンロード・設定・使用方法に関するサポートはお客様より Intel® Premier Support までお問い合わせいただく必要があります。
- 本製品の使用時に問題が発生し、ハードウェアが要因と疑われる場合、FPGA アクセラレーションカードの自己診断ツール(fpgabist, Intel® Acceleration Stack に含まれます)にてハードウェア診断を実施していただく必要があります。自己診断にてエラーが検出された場合は、ハードウェアが被疑箇所となります。PRIMERGY の故障・修理の相談窓口までお問い合わせください。自己診断にてエラーが検出されなかった場合は、お客様より Intel® Premier Support までお問い合わせいただく必要があります。

### (4) 高速分画像検索キット(FPGA アクセラレーション)のサポート

- 本製品のサポートは富士通にて承ります。
- 環境を OS クリーンインストールより再構築する場合、Intel® Acceleration Stack をダウンロードするために Intel® FPGA Program への登録およびサインインが必要です。
- 本製品の使用について問題が発生し、ハードウェアが要因と疑われる場合、自己診断ツールによるハードウェア診断を実施していただく必要があります。

### (5) 留意事項

- 下記 iRMC S5 ファームウェアの適用により、サーバ本体のファン回転速度を FPGA アクセラレーションカードの搭載有無に応じて自動制御することが可能となります。  
PRIMERGY RX2540 M4 iRMC S5 ファームウェア 1.60P 以降  
PRIMERGY TX2550 M4 iRMC S5 ファームウェア 1.60P 以降  
iRMC S5 ファームウェア 1.60P 未満をお使いの場合、サーバ本体の BIOS 設定にてファン回転速度を Full に設定する必要があります。

### (6) その他

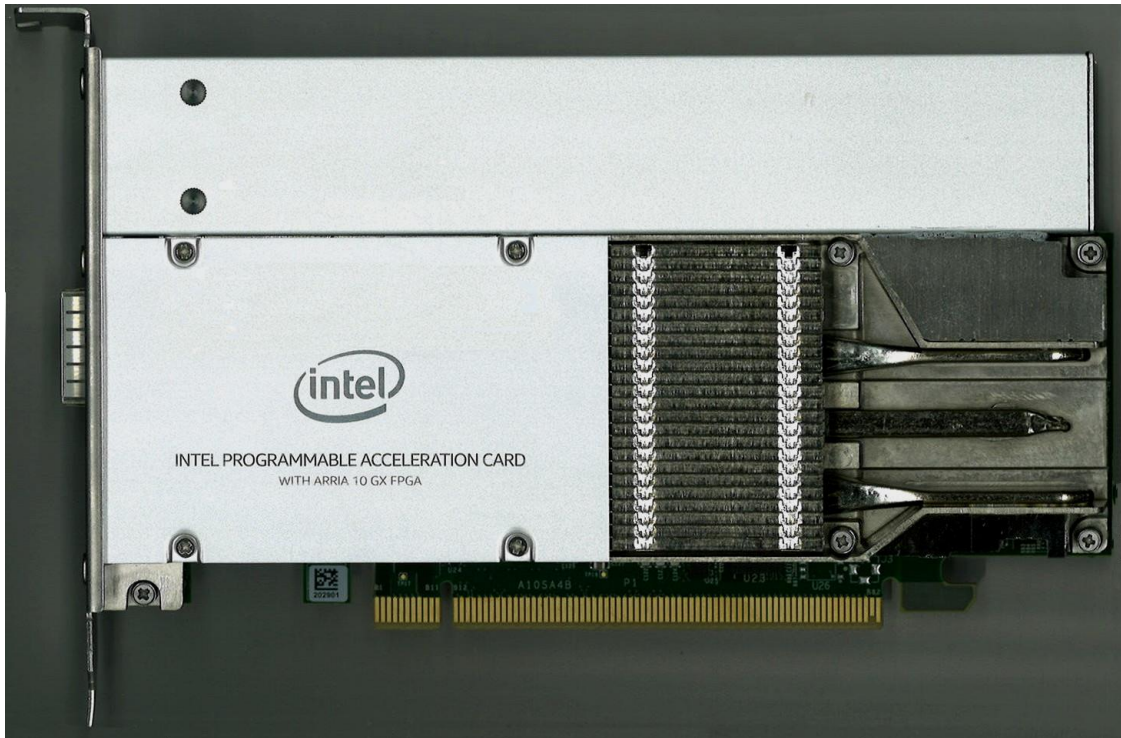
- 高速部分画像検索キットの詳細については「White Paper 高速部分画像検索キット(FPGA アクセラレーション)」をご覧ください。

<http://jp.fujitsu.com/platform/server/primergy/peripheral/card/graphic.html>

- 回路構成をお客様が設計する場合、FPGA の特性上、用途毎に適した設計が必要となります。

(7) 外観

- PY-FG310



- PYBFG300P

