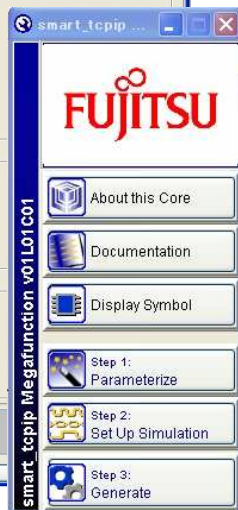
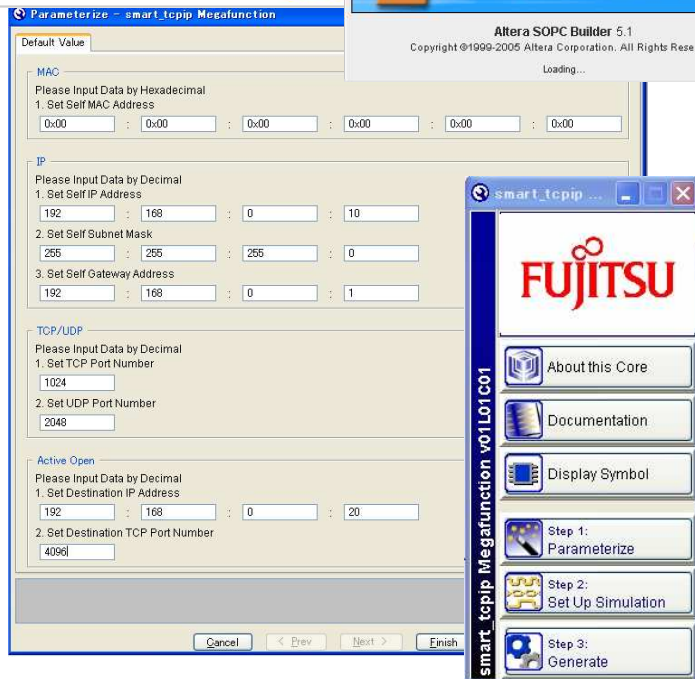
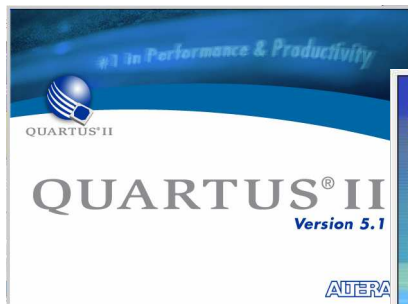


本製品は2010年2月末をもって販売を終了いたしました。

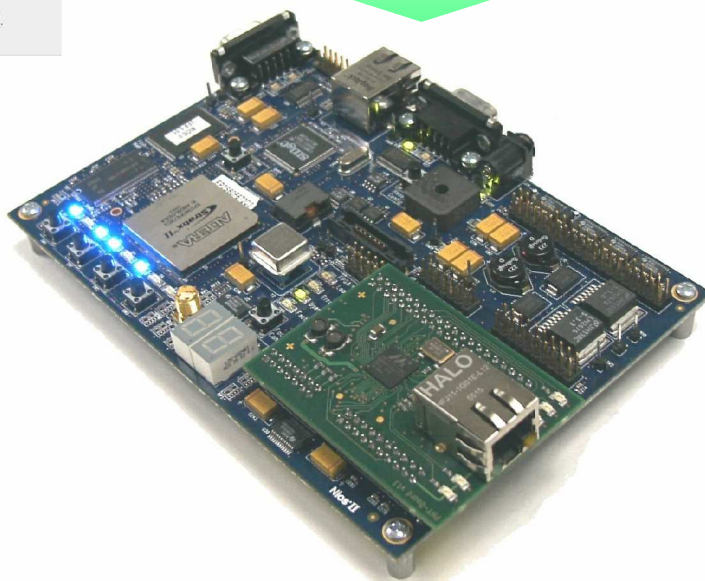
ハードウェアで
TCP/IP 処理を実現

Smart TCP/IP Communication Core



ハードウェア開発の
高い信頼性と効率化を提供する

FPGA 用 IP-CORE



Stratix II FPGA を搭載した ALTERA 社製の Nios II 評価ボードでパソコンと接続検証しています。

特長

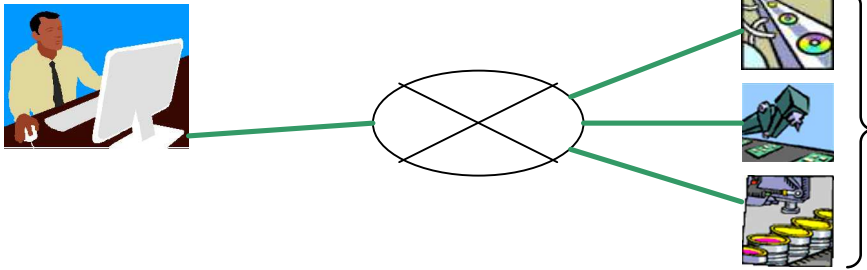
- ・ オールハードウェアによる TCP/IP 処理を行い、パソコン、その他 LAN インターフェースを持つ機器と高信頼データ通信が可能
- ・ CPU を搭載することなく TCP/IP プロトコルによる高信頼データ通信が可能
- ・ 弊社製 Gigabit Ethernet MAC Core と組み合わせることによりギガビット・イーサネットによる 900Mbps 以上の高速通信環境が構築可能
- ・ 国内開発ベンダーの IP コア、日本語でのサポート
- ・ ALTERA 社提供の MegaWizard/SOPC Builder を使用し、初期設定(IP アドレス等)を変更したデータを生成可能

用途

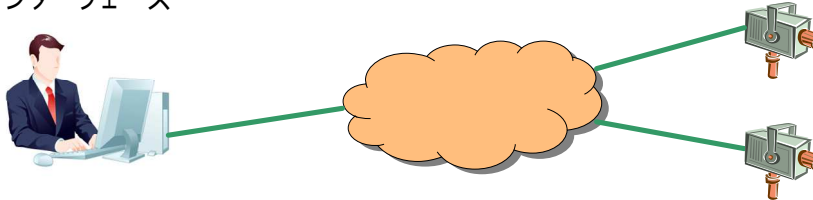
- ・ 各種 FA 機器へのデータ転送
- ・ 監視カメラのインターフェース
- ・ 光ファイバーからギガビット・イーサネットへの代替
- ・ ビデオ配信装置、画像転送装置などへの通信機能の組込
etc.

使用例

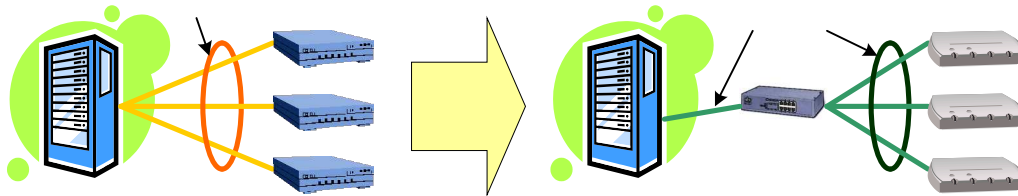
- 各種 FA 機器へのデータ転送



- 監視カメラのインターフェース



- 光ファイバーからギガビット・イーサネットへの代替



仕様概要

分類		概要	備考
ARP		ARP Request/ARP Reply に対応 Mac 学習 4 エントリ	
ICMP		Echo Reply に対応	
IP		IPv4 ヘッダのチェック / 生成	フラグメント非対応
TCP	同時セッション数	1 セッション	受託によるカスタマイズにより 2 セッション以上にも対応可能
	コネクション確立手順	Active Open/Passive Open に対応	
	セグメントサイズ	受信: 4Byte 単位の任意のサイズ(最大 1500Byte) 送信: 256Byte, 512Byte, 1024Byte のいずれか	
UDP		4Byte の固定長データの受信機能あり	
データ転送性能		送受信: 900Mbps 以上	
FPGA	対応デバイス	ALTERA 社 Stratix, Stratix II	Stratix II で Fitting を行った結果です なお、Cyclone ファミリーにも近日 対応予定です
	リソース	Logic Element : 約 11,400 M512s : 0 M4Ks : 68 M-RAMs : 2	

販売代理店

株式会社アルティマ

TEL: 045-476-2197(代表) FAX: 045-476-2198

URL: <http://altimanet.com/>

株式会社エルセナ

TEL: 03-3345-6205(代表) FAX: 03-3345-6209

URL: <http://www.elsenet.co.jp/>

丸文株式会社

TEL: 03-5640-9845(代表) FAX: 03-5640-9927

URL: <http://www.marubun.co.jp/>

記載されている社名および製品名は 各社の商標または登録商標です。

富士通関西中部ネットテック株式会社

お問い合わせ先 ビジネス開拓推進室 コンタクトセンター

TEL 0120-008870 (平日9:00 ~ 17:00)

ホームページ <http://jp.fujitsu.com/kcn/>

E-mail kcn-product@cs.jp.fujitsu.com

ALTERA, Stratix, MegaCore, MegaWizard, SOPC Builder, Quartus II 及び各製品名は ALTERA Corporation の米国および各該当各国における商標またはサービス・マークです。他のブランド名、製品名は該当各社の保有する商標です。
このカタログに記載されている内容については、改良のために予告なしに仕様・デザインを変更することがありますのでご了承ください。