

プロトタイプ検証サービス

プリント基板にFPGAを搭載したプロトタイプ環境を提供します。シミュレーターやエミュレータに比べ、実機相当の処理速度を実現します。

ASIC向けIP検証ボードやカスタムボードの製造、EDAベンダー提供の汎用FPGAボードと連携したプロトタイプ環境の構築など、開発フェーズに合わせたトータルなプロトタイプ環境をサポートします。

プロトタイプ検証の効果

◆検証の高速性

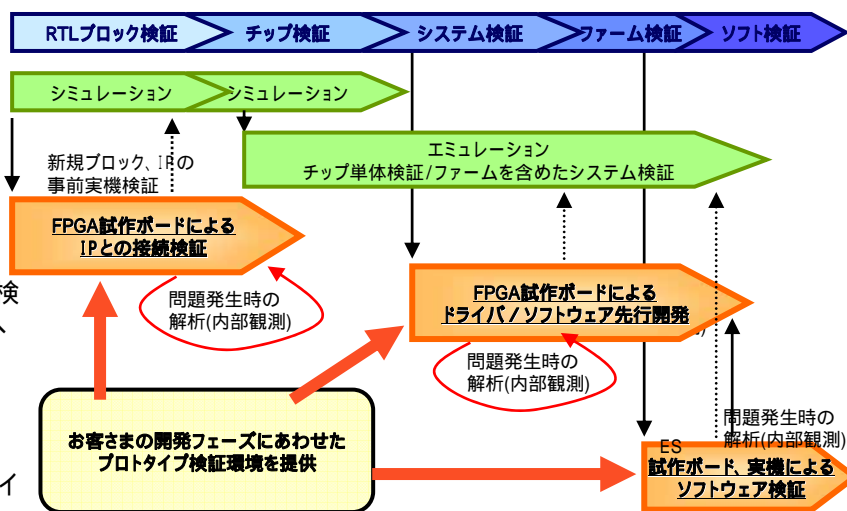
エミュレーション検証より高速性が要求されるシステム検証に効果を発揮します。
(エミュレータより30倍以上の高速処理)

◆ソフトウェア先行開発の実現

ハードウェアの完成前に、ソフトウェアとの協調検証が可能です。そのため早期にシステム検証へ着手できます。

◆トータルプロトタイプ環境のサポート

IP検証ボード、カスタムボード製造、EDAベンダー提供の汎用FPGAボードと連携したプロトタイプ環境の構築など、開発フェーズに合わせたトータルなプロトタイプ環境をサポートします。



サービス内容

◆IP(インターフェースマクロ)検証プロトタイプ環境

- ・ASIC向けIP検証用プロトタイプボードの提供
(PCI-Express, Serial-ATA, HDMI) HDMIは開発中
- ・IP用リファレンスドライバの提供

◆SoCプロトタイプ環境

- ・カスタムFPGAプロトタイプボードおよび試作ボードの設計・製造
- ・ASIC回路からFPGAデータへのインプリメント
- ・検証評価用ソフトウェア(ドライバ、サンプルアプリケーション)の提供

◆汎用FPGAボードと連携したプロトタイプ環境

- ・SoC全体検証向けインターフェースマクロ・ボード(ドータボード)の提供
- ・汎用FPGAボード(ベースボード)および各種ドータボードの販売
- ・汎用FPGAプロトタイプ環境評価データの提供とサポート



製品名及び会社名は、それぞれ各社の商標または登録商標です。
このカタログの内容は、改良のため予告なしに仕様・デザインを変更することがありますのでご了承下さい。

富士通 L S I テクノロジ株式会社

第一ビジネス推進部

〒213-0012 神奈川県川崎市高津区坂戸3-2-1

K S P R & D ビル

TEL.044-812-8048 (直通) FAX.044-812-8066

<http://jp.fujitsu.com/flt/>

flt-soc-sales@cs.jp.fujitsu.com