

PCI-Express評価ボード

本製品は、富士通マイクロエレクトロニクス社のASIC開発用PCI-Express評価ボードです。
 PCI-Express評価ボードは、Synopsys社製のHAPSボードに接続することにより、
 PCI-Express搭載ASICのプロトタイプ環境を早期に構築することが可能です。
 ASIC作成前に、PCI-Expressと周辺の性能評価、ユーザーインターフェースの
 先行評価、ドライバの先行開発などに着手することができます。



IP性能評価

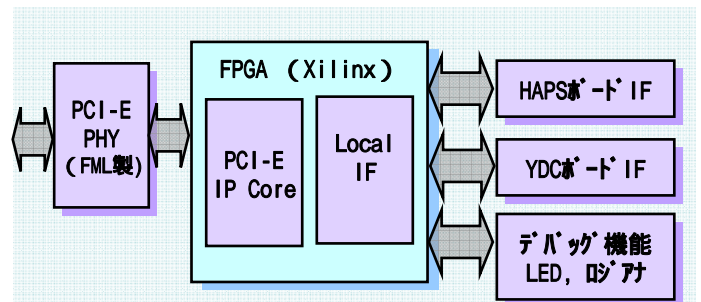
PCI-Expressの性能評価をASICと同等の環境で実現可能です。
 x4 (4レーン)のレーン数で性能評価が可能です。
 ユーザー回路構成、メモリ構成を変更しながらIP評価が行え、
 最適な回路構成を実現します。

ユーザーインターフェース先行評価

ユーザーインターフェース回路までを本評価ボードに搭載して
 います。
 お客様のユーザーロジック部は、Synopsys社製HAPSボードに
 搭載しSoCプロトタイプ環境を構築します。
 さらにユーザーインターフェース部は搭載のFPGAにて実現して
 いるためお客様のご要件にカスタマイズした回路搭載も可能です。

ドライバ先行開発

富士通マイクロエレクトロニクス製IPを含むASIC全体の機能をプ
 ロトタイプ環境で実現できますので、従来ハードウェア完成前の開
 発が困難とされているドライバ開発を、容易に実現することが可
 能です。

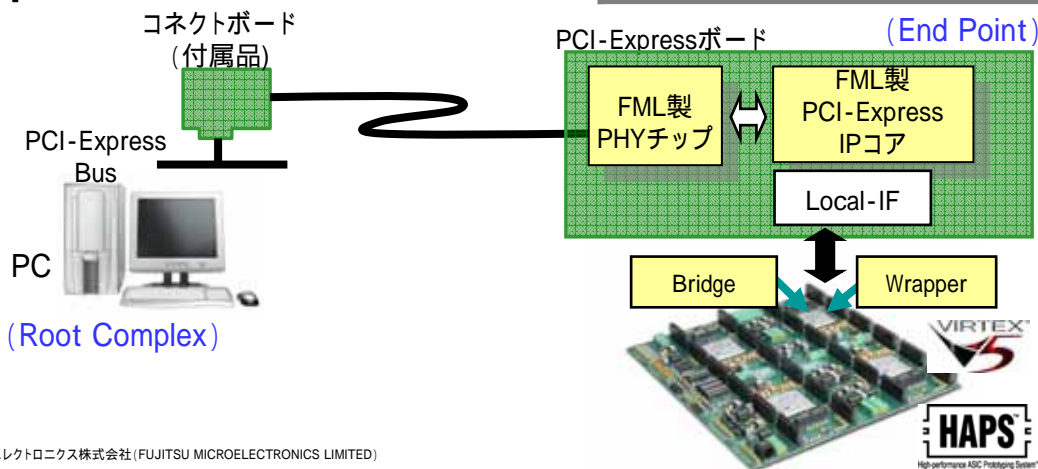


PCI-Express評価ボード概略ブロック図

仕様

Item	Specifications
型格	LTS-B5101
FPGA	XC5VLX220-2FFG1760 (Xilinx)
PHY Chip	PCI-Express PHY Chip
HAPS接続コネクタ	QSH-060-01-L-D-A (SAMTEC) 120pin x 3個
ケーブル接続コネクタ	QTH-060-01-L-D-A (SAMTEC) 120pin x 5個
ロジックアライバコネクタ	2-5767004-2 (タイコエレクトロニクス) 34pin x 2個
LED/DIP_SW	デバッグ用LED16本、DIP_SW 8本搭載
電源	12V, 3.3V (PCI-Expressエッジコネクタから供給)
外形寸法	312.0 mm x 111.0 mm

[使用例]



FML: 富士通マイクロエレクトロニクス株式会社 (FUJITSU MICROELECTRONICS LIMITED)

製品名及び会社名は、それぞれ各社の商標または登録商標です。
 このカタログの内容は、改良のため予告なしに仕様・デザインを変更することがありますのでご了承下さい。

富士通 L S I テクノロジ株式会社

第一ビジネス推進部
 〒213-0012 神奈川県川崎市高津区坂戸3-2-1
 K S P R & D ビル
 TEL.044-812-8048 (直通) FAX.044-812-8066
<http://jp.fujitsu.com/flt/>
flt-soc-sales@cs.jp.fujitsu.com